

## ABSTRACT

多重化装置の回路規模を縮小する。端末インターフェース部21a~23aにおいて、端末からのデータは、端末側回線インタフェース部211で受信された後、セル組立/分解部28aでセル化され、優先制御部242aに直接送信される。優先制御部242aにおいて、端末インターフェース部21a~23aから受信されたセルは、優先制御用バッファ243aに格納された後、優先順位の高いものから順番にATM網インタフェース部24aに送られ、網同期化部241aによりATM網1aの回線に同期化されて、ATM網1aの回線に送信される。この構成により、内部バスは不要となる。